

Faculty and Research Interests

黃元欣
Yuan-Shin Hwang
教授

Phone : (02) 2737-6746

Fax : (02) 2730-1081

Email : shin@csie.ntust.edu.tw



學歷：

1998年美國馬里蘭大學資訊科學博士

經歷：

2013-迄今 台灣科技大學資訊工程系教授

2008-2013 台灣科技大學資訊工程系副教授

2003-2008 台灣海洋大學資訊工程學系副教授

2000-2003 台灣海洋大學資訊科學系助理教授

1999-2000 暨南國際大學資訊工程學系助理教授

研究領域：

編譯器、平行處理、計算機結構、嵌入式系統

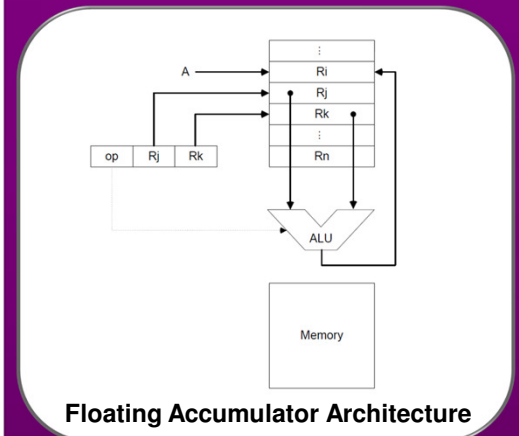
目前研究計畫：

• 浮動累加器架構(FAA)與其編譯器設計三年國科會計畫

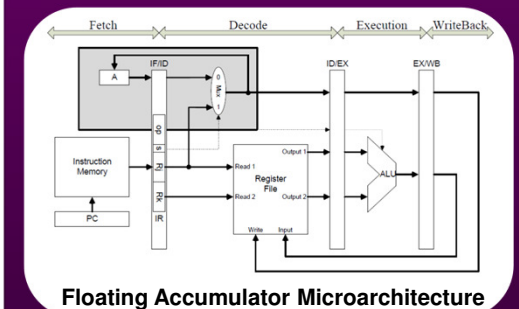
- 創造出一種新穎的暫存器架構，結合累加器以及通用功能暫存器的優點，可有效提升暫存器數目且不需增加編碼空間，使得編譯器或程式設計師可以使用更多的暫存器來提高程式的效率。

• 嵌入式繪圖處理器編譯器技術三年計畫（經濟部學界科專）- A1分項 嵌入式繪圖處理器編譯器技術

- 提供程式設計人員一套適用嵌入式繪圖處理系統的開發環境，其內容包含嵌入式編譯器基礎建設及各種編譯器最佳化技術，希冀藉由此套開發工具及相關編譯技術，能有效降低嵌入式及多核心平台上軟體開發的複雜度及開發成本。



Floating Accumulator Architecture



Floating Accumulator Microarchitecture